

De general purpose registers van de AT90CAN32

Onderstaande tabel (register file) geeft een overzicht van de 32 werkregisters van de AT90CAN32. De meeste instructies hebben directe toegang tot de registers en zijn zgn. single cycle instructies, dat wil zeggen de instructies worden in een enkele klokpuls uitgevoerd (RISC instructie set).

G.P. werkregister	Adres in RAM	
R0	0x00	Indirect te adresseren
R1	0x01	
R2	0x02	
.... etc.	etc	
R13	0x0D	
R14	0x0E	
R15	0x0F	
_____	_____	_____
R16	0x10	Ook direct te adresseren
R17	0x11	Bijv. LDI R16,0x01
..... etc.	etc.	
_____	_____	_____
R26	0x1A	X-reg. Laag (16 bits pointers)
R27	0x1B	X-reg. hoog
R28	0x1C	Y-reg. laag
R29	0x1D	Y-reg. hoog
R30	0x1E	Z-reg. laag
R31	0x1F	Z-reg. hoog